**Аннотация рабочей программы учебной дисциплины**

**ОП 03. ПРИКЛАДНАЯ ЭЛЕКТРОНИКА**

Учебная дисциплина относится к общепрофессиональным дисциплинам и входит в профессиональный цикл программы подготовки специалистов среднего звена СПО.

**Цели и задачи учебной дисциплины.**

В результате освоения учебной дисциплины обучающийся должен **уметь:**

* различать полупроводниковые диоды, биполярные и полевые транзисторы, тиристоры на схемах и в изделиях;
* определять назначение и свойства основных функциональных узлов аналоговой электроники: усилителей, генераторов в схемах;
* использовать операционные усилители для построения различных схем;
* применять логические элементы, для построения логических схем, грамотно выбирать их параметры и схемы включения;

В результате освоения учебной дисциплины обучающийся должен **знать:**

* принципы функционирования интегрирующих и дифференцирующих RC-цепей;
* технологию изготовления и принципы функционирования полупроводниковых диодов и транзисторов, тиристора, аналоговых электронных устройств;
* свойства идеального операционного усилителя;
* принципы действия генераторов прямоугольных импульсов, мультивибраторов;
* особенности построения диодно-резистивных, диодно-транзисторных и транзисторно-транзисторных схем реализации булевых функций;
* цифровые интегральные схемы: режимы работы, параметры и характеристики, особенности применения при разработке цифровых устройств;
* этапы эволюционного развития интегральных схем: большие интегральные схемы (БИС), сверхбольшие интегральные схемы (СБИС), микропроцессоры в виде одной или нескольких сверхбольших интегральных схем (МП СБИС), переход к нанотехнологиям производства интегральных схем, тенденции развития.

Учебная дисциплина способствует формированию общих и профессиональных компетенций (ОК и ПК):ОК 1 – 9;ПК 1.1;ПК 2.3.

ОК 1. Понимать сущность и социальную значимость своей будущей профессии, проявлять к ней устойчивый интерес.

ОК 2. Организовывать собственную деятельность, выбирать типовые методы и способы выполнения профессиональных задач, оценивать их эффективность и качество.

ОК 3. Принимать решения в стандартных и нестандартных ситуациях и нести за них ответственность.

ОК 4. Осуществлять поиск и использование информации, необходимой для эффективного выполнения профессиональных задач, профессионального и личностного развития.

ОК 5. Использовать информационно-коммуникационные технологии в профессиональной деятельности.

ОК 6. Работать в коллективе и команде, эффективно общаться с коллегами, руководством, потребителями.

ОК 7. Брать на себя ответственность за работу членов команды (подчиненных), результат выполнения заданий.

ОК 8. Самостоятельно определять задачи профессионального и личностного развития, заниматься самообразованием, осознанно планировать повышение квалификации.

ОК 9. Ориентироваться в условиях частой смены технологий в профессиональной деятельности.

ПК 1.1 Выполнять требования технического задания на проектирование цифровых устройств.

ПК 2.3. Осуществлять установку и конфигурирование персональных компьютеров и подключение периферийных устройств.

**Структура учебной дисциплины**

|  |  |
| --- | --- |
| **Вид учебной работы** | ***Объем часов*** |
| **Максимальная учебная нагрузка (всего)** | **120** |
| **Обязательная аудиторная учебная нагрузка (всего)** | **80** |
| в том числе: |  |
| лабораторные работы |  |
| практические занятия | 30 |
| контрольные работы |  |
| курсовая работа (проект)(*не предусмотрена*) |  |
| **Самостоятельная работа обучающегося (всего)** | **40** |
| ***Промежуточная аттестация*** *в форме дифференцированного зачета* | |

**Содержание учебной дисциплины:**

Раздел 1. Основы электроники

Тема 1.1. Элементы и сигналы электронных устройств

Тема 1.2. Полупроводниковые диоды

Тема 1.3. Биполярные транзисторы

Тема 1.4. Полевые транзисторы

Тема 1.5. Тиристоры

Раздел 2 Аналоговые электронные устройства

Тема 2.1. Электронные усилительные устройства

Тема 2.2. Операционные усилители

Тема 2.3 Полупроводниковые выпрямители

Тема 2.4. Генераторы электрических колебаний и электронные ключи

Раздел 3. Схемотехника цифровых устройств

Тема 3.1. Элементы алгебры логики

Тема 3.2 Схемотехника интегральных логических элементов